

بنام آنکه جان را فکرت آموخت
فیلتر و سنتز مدار
تمرین سری سوم

- ۱- تمرین شماره ۱۱ از فصل ۳ کتاب طراحی شبکه های الکتریکی و الکترونیکی
- ۲- تمرین شماره ۱۵ از فصل ۴ کتاب طراحی شبکه های الکتریکی و الکترونیکی
- ۳- تابع تبدیل نهایی سوال ۲ تمرین سری دوم - بخش دوم را در نظر بگیرید. این فیلتر را برای مقاومت بار $R_L = 75\Omega$ و منبع ولتاژ ایده آل و بدون کوپلاژ، بصورت بدون تلف طراحی کنید.
- ۴- تمرین شماره ۷۹ از فصل ۴ کتاب طراحی شبکه های الکتریکی و الکترونیکی