



- ۱- آیا یک کردن بیت I در رجیستر SREG، سبب پذیرش وقفه خارجی خواهد شد؟ چرا؟
- ۲- برنامه ای بنویسید که مرتباً محتویات پورت A و B را خوانده و مجموع آنها را در آدرسهای 1000H و 1001H قرار دهد و با نگه داشتن کلید K1، محتویات پورت A و B را در صورتی که کمتر از 127 باشند، با هم جمع کرده و در پورت C قرار دهد و با فشار دادن کلید K2، با خواندن محتویات پورت A و B، در صورتی که مقدار پورت A کمتر از 127 بوده ولی بیش از دو برابر مقدار پورت B باشد، تفاضل A-B را در پورت D قرار دهد و تعداد برقراری این شرط را در آدرسهای 1002H ذخیره کند.

