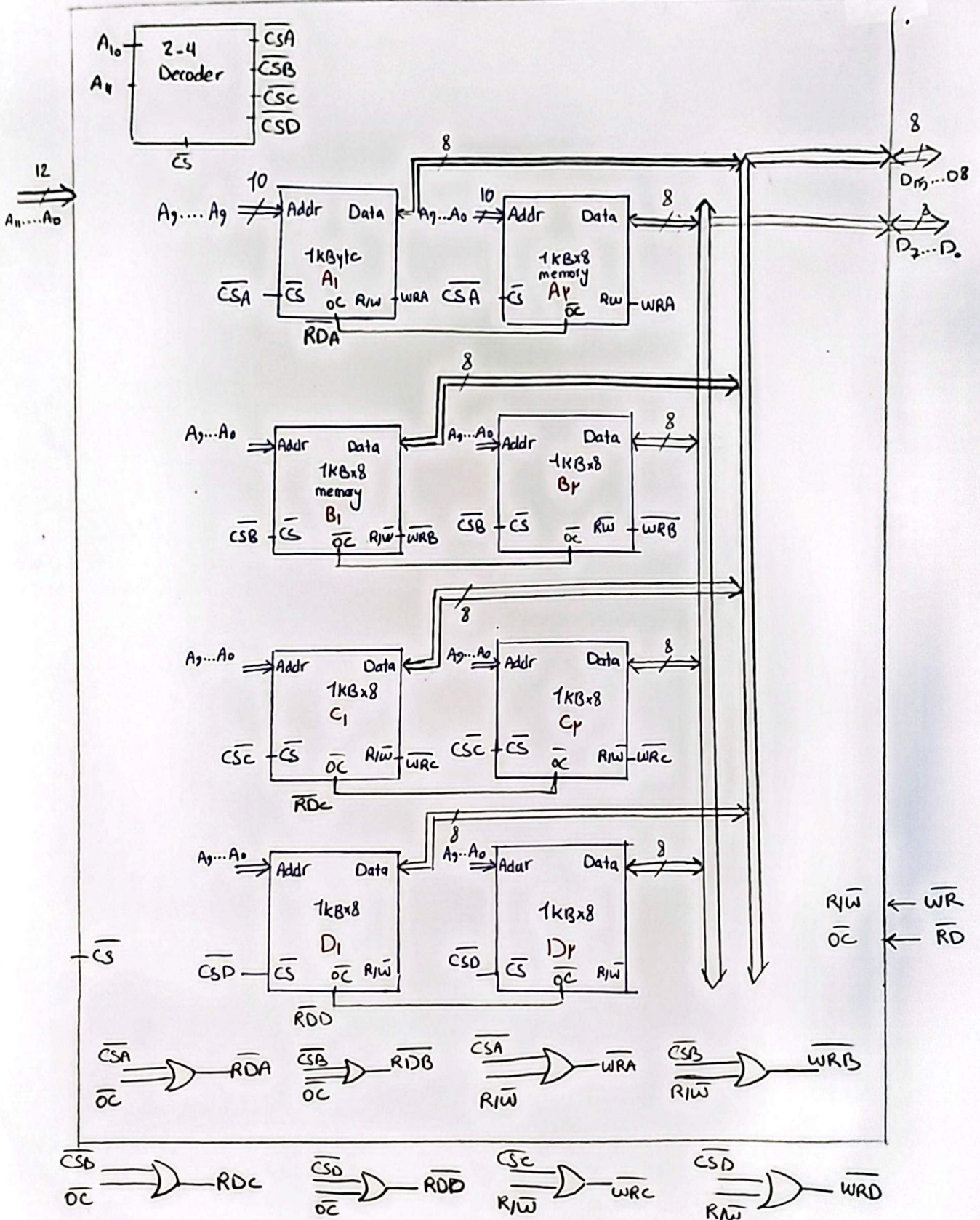


4Kx16 memory



5KB → 1400H
EEPROM

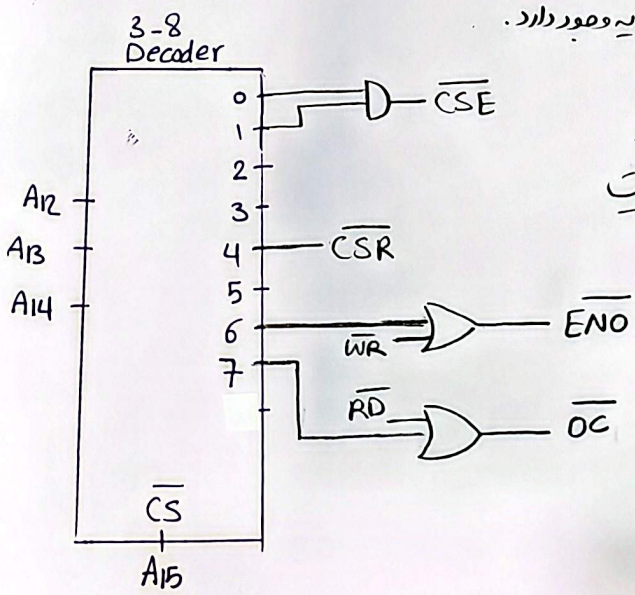
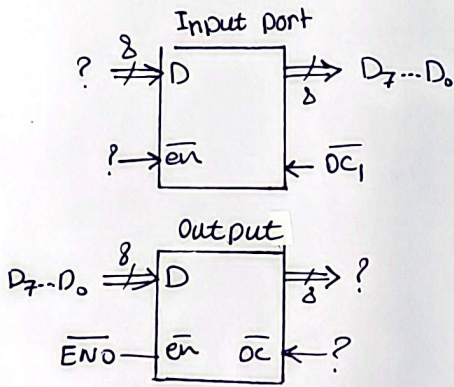
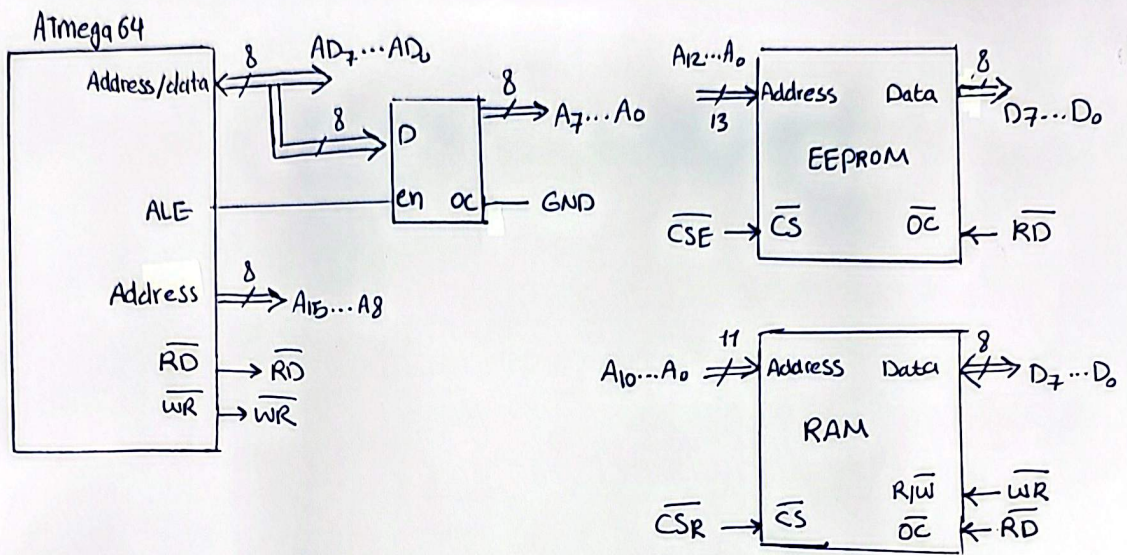
$$\left\{ \begin{array}{l} \text{آدرس پایان} \\ \text{آدرس} \end{array} \rightarrow 1400 + 800 - 1 = 1BFF H$$

برای آدرس دهی EEPROM ~ خطوط آدرس A₀ تا A₁₂ نیاز دارد.
برای آدرس دهی RAM ~ A₀ تا A₁₂ نیاز داریم.

2KB → 800H
RAM

$$\left\{ \begin{array}{l} \text{آدرس پایان} \\ \text{آدرس} \end{array} \rightarrow 4000 H + 800 H - 1 = 47FF H$$

A ₁₅	A ₁₄	A ₁₃	A ₁₂	A ₁₁	A ₁₀	A ₉	A ₈	A ₇	A ₆	A ₅	A ₄	A ₃	A ₂	A ₁	A ₀	
0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	آدرس شروع EEPROM
0	0	0	1	1	0	1	1	1	1	1	1	1	1	1	1	آدرس پایان EEPROM
//																
0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	آدرس شروع RAM
0	1	0	0	0	1	1	1	1	1	1	1	1	1	1	1	آدرس پایان RAM
//																
0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	output port
0	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	input port



← برای EEPROM سه‌سایه وجود ندارد
 ← برای RAM چون وضعیت A11 در نظر گرفته نشده سه‌سایه وجود دارد.
 ← برای پورت‌ها بخاطر اینکه مقایسه ورودی‌های آدرس A0 تا A11 هر مقیاسی می‌تواند باشد سه‌سایه وجود دارد
 برای حذف این سه‌سایه می‌توان این خطوط آدرس را ترتیب OR قرار داد.