

include "M64DEF.inc"

ORG 0x0000

Jump main

ORG 0x000C

Jump INT5_ISR

ORG 0x0050

main: LDI R16, High(RAMEND) ; تنظیم Stack

Out SPH, R16

LDI R16, Low(RAMEND)

Out SPL, R16

CLR R16

; تنظیم پورت های

Out DDRC, R16

(D, C, B, A به عنوان ورودی)

Out DDRB, R16

Out DDRD, R16

LDI R24, 0x00

; تنظیم شمارگر

LDI R27, 0x30

برای آدرس 0x3000

LDI R14, 0x0V ; لیبل، ریزه و فقه پیغم

Out EICRB, R16

LDI R16, 0x20 ; فعال کردن وقفه هام

Out EIMSK, R16

مقدار دهی برای مقایسه و عدد مقولای فرد

CLR R20

;

SEI ; فعال سازی وقفه

Loop:

IN R21, PINC ; خواندن پورت C

روشن برنامه اصلی:

SBRS R21, 0 ; اگر بیت صفر، صفر باشد (زوج)، قطعگی پیرش می شود

JMP Not_Both_odd

SBRS R20, 0 ; اگر عدد قبلی زوج بود، شرط در عدد

JMP update_pre ; مقولای فرد برقرار نیست

CP R21, R20 ; مقایسه عدد قدیم و عدد جدید R21

BRLO STORE_21 ; اگر $R21 < R20$ بود، پیرش به ذخیره R21

BREQ loop

ST X+, R20

JMP update_pre

STORE_R21:

ST X+, R21 ; انراستین آساره کتر R21
در ظاهر در حافظه

UPDATE_PRE:

MOV R20, R21 ; عدد فعلی برای دور بعد، عدد قبلی کسوف
می شود

NOT_Both_odd:

MOV R20, R21 ; update عدد قبلی و کتر در صفت
JMP Loop

روشن برنامه وقفه

INT5_ISR:

PUSH R16

IN R16, SREG

PUSH R16

دستوراتی هستند که اطلاعات را
تغییری دهند پس برای اینکه تغییر نکند
و اطلاعات حفظ شود این SREG را
push, pop می کنیم

IN R16, PINB ; خواندن پورت B

IN R17, PIND ; خواندن پورت D

CP R16, R17

BRLO B_smaller ; مقایسه دو مقدار برای کاسه مقایسه
مطلق

SUB R16, R17 ; اگر $D > B$ $R18 = B - D$

MOV R18, R16

JMP INT5_end

B_smaller: اگر $D > B$ $R18 = D - B$

SUB R17, R16

MOV R18, R17

INT5_end:

POP R16

OUT SREG, R16

POP R16

RETI

• include "M64DEF.inc"

• ORG 0x0000
JMP main

• ORG 0x0010 ; وقفه برای INT7
JMP INT7_ISR (کسریک)

• ORG 0x0004 ; وقفه برای INT1
JMP INT1_ISR (کسریک)

• ORG 0x0050

main: LDI R16, High(RAMEND) ; تنظیم مقداردهی
out SPH, R16 stack

LDI R16, Low(RAMEND)
out SPL, R16

CLR R16 ; تنظیم بورت های
out DDRB, R16 B, E, C, F به عنوان ورودی

out DDRC, R16
out DDRF, R16
out DDRE, R16

LDI R16, 0xC0 ; rising edge
out EICRB, R16 رها کردن = لبه بالا رونده

LDI R16, 0x00 ; falling edge
STS EICRA, R16 نه داشتن فنون شده

LDI R16, 0x82 ; فعال سازی وقفه
out EIMSK, R16 INT7, INT1

SEI

loop: IN R16, PINB ; خواندن بورت B

LDI R17, 15

MUL R16, R17

STS 0x2000, R0

STS 0x2001, R1

یست با ارزش در R1, R0 که ارزش
در R0 قرار می گیرد
برای ضرب R1, R0

JMP loop

INT1_ISR :

در صورت فرد بودن شمارش بیت های :

PUSH R16

IN R16, SREG ; بعضی از دستورهای عملیات با رجیسترها

PUSH R16

PUSH R18

PUSH R16

IN R16, Pinc ; خواندن پورت C

SBRSC R16, 0 ; اگر بیت صفر یک باشد فیلتر (از ورودی داده در پورت C)

JMP INT1_end ; صورت خارج می شود

CLR R17 ; شمارش بیت های (فرکانس) در R17

LDI R19, 8 ; اندازه صفت برای 8 بیت

Count: SBRC R16, 0 ; اگر بیت صفر 0 بود خط بعدی را رد کن

INC R17

LSR R16 ; شیفت به راست برای بررسی بیت بعدی

DEC R19

BRNE Count

INT1_end: POP R19

POP R18

POP R16

OUT SREG, R16

POP R16

RET

INT7_ISR :

IN R16, SREG

PUSH R16

PUSH R17

IN R16, PINE

IN R17, PINF

ADD R16, R17

STS 0x2500, R16 ; ذخیره در آدرس

POP R17

POP R16

OUT SREG, R16

POP R16

RET

فرقی نداریم جمع بیت های 8 بیت
نشده است
در صورت بیشتر شدن بزرگتر از 255 (256) ذخیره شود

• Include "M64DEF.inc"

سوال ۳

• ORG 0x0000

JMP main

• ORG 0x000A

JMP INT4_ISR

• ORG 0x0050

main: LDI R16, low(RAMEND)

out SPL, R16

LDI R16, high(RAMEND)

out SPH, R16

CLR R16 ; تنظیم پورت ها

out DDRA, R16 ; A صوری

LDI R16, 0x0FF ; F صوری
(اتصال به LED)

out DDRA, R16

LDI R16, 0x01 ; وقفه INT4

out EICRB, R16 ; تنظیم برای هر دو لبه

LDI R16, 0x10

out EIMSK, R16

CLR R16 ; falling و Rising برای flag

SEI

loop: IN R16, PINA

LSR R16 ;

out PORTF, R16

JMP loop

تنظیم برای

نمایش اتصال برای LED

متصل به پورت F

INT4_ISR: push R16

IN R16, SREG

push R16

CPI R19, 0

BRNE Rising

Falling: LDI R16, 0xFF
out PORTF, R16

LDI R19, 1

; Rising آماره برای

JMP INT4_end

Rising: LDI R16, 0x55 ; 01010101 → روشن شدن پورت
out PORTF, R16
حالی فرد

CLR R19

; منفرستن R19 برای

اشتراک به عنوان

پار Falling بسوز

INT4_end: pop R16

out SREG, R16

pop R16

RETI