۱- الف- به یک پردازنده ATmega64 ، قطعات ذیل را وصل کنید :

- یک حافظه EEPROM به ظرفیت ۴ کیلوبایت از آدرس 2000H به بعد
- یک حافظه RAM به ظرفیت ۸ کیلوبایت ، مقدار ۳ کیلوبایت، بطوریکه آدرس شروع آن پس از انتهای آدرس EEPROM است.
- یک پورت ورودی در آدرس 6000H

قطعات قابل دسترس : DEC 3-8 و DEC 2-4 و حداقل گیتهای احتمالی

ب- در صورتیکه در طرحی که ارائه کردید ، هر کدام از حافظه ها دارای آدرس سایه باشد، آن را حذف کنید.

موفق باشید