۱- الف- به یک پردازنده ATmega64 ، قطعات ذیل را وصل کنید :

- یک حافظه EEPROM به ظرفیت ۸ کیلوبایت ، مقدار ۵ کیلوبایت از آدرس 2000H به بعد
- یک حافظه RAM به ظرفیت ۱۶ کیلوبایت ، بطوریکه آدرس شروع آن 4000H است.
- یک پورت خروجی در آدرس 9000H

قطعات قابل دسترس : DEC 4-16 و DEC 2-4 و حداقل گیتهای احتمالی

ب- در صورتیکه در طرحی که ارائه کردید ، در هر کدام از حافظه ها آدرس سایه وجود داشته باشد، آن را حذف کنید.

موفق باشید