

Fundamentals of Microelectronics

- CH1 Why Microelectronics?
- CH2 Basic Physics of Semiconductors
- **CH3 Diode Circuits**
- CH4 Physics of Bipolar Transistors
- CH5 Bipolar Amplifiers
- CH6 Physics of MOS Transistors
- CH7 CMOS Amplifiers
- CH8 JFET Transistor

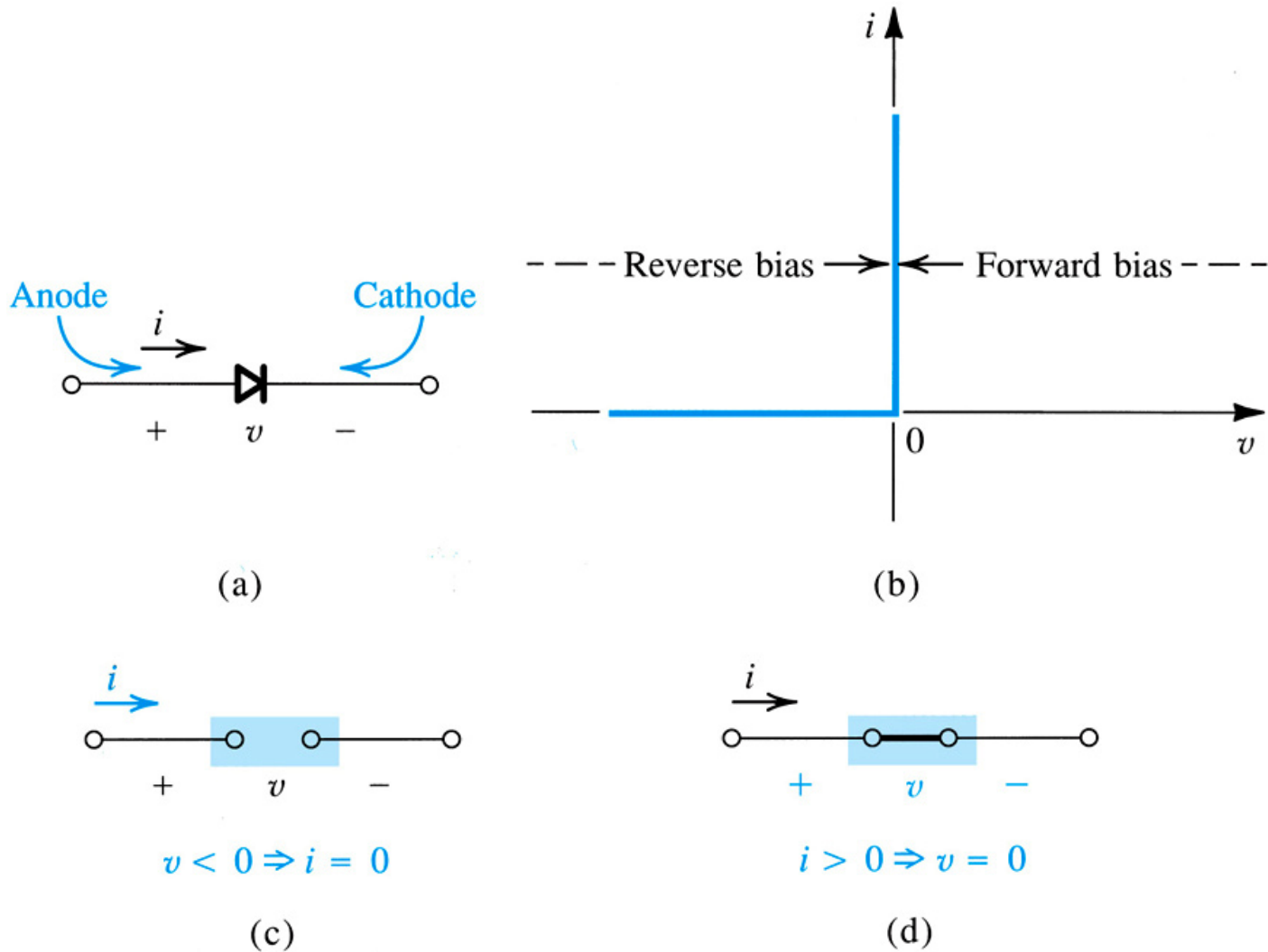
فصل سوم: مدارهای دیودی

➤ 1-3 دیود ایده آل

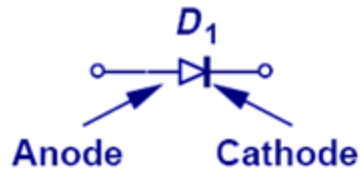
➤ 2-3 پیوند PN به عنوان دیود

➤ 3-3 کاربرد های دیود

مشخصه جریان بر حسب ولتاژ دیود ایده آل

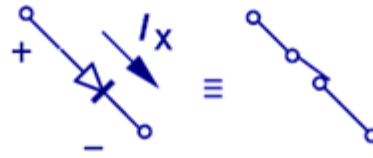


دیود ایده آل



(a)

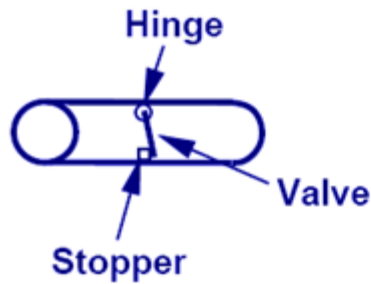
Forward Bias
 $V_{\text{anode}} > V_{\text{cathode}}$



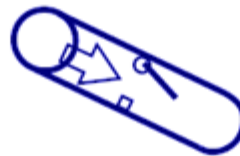
Reverse Bias
 $V_{\text{anode}} < V_{\text{cathode}}$



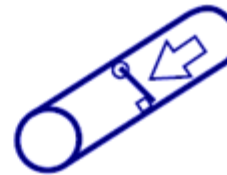
(b)



Forward Bias



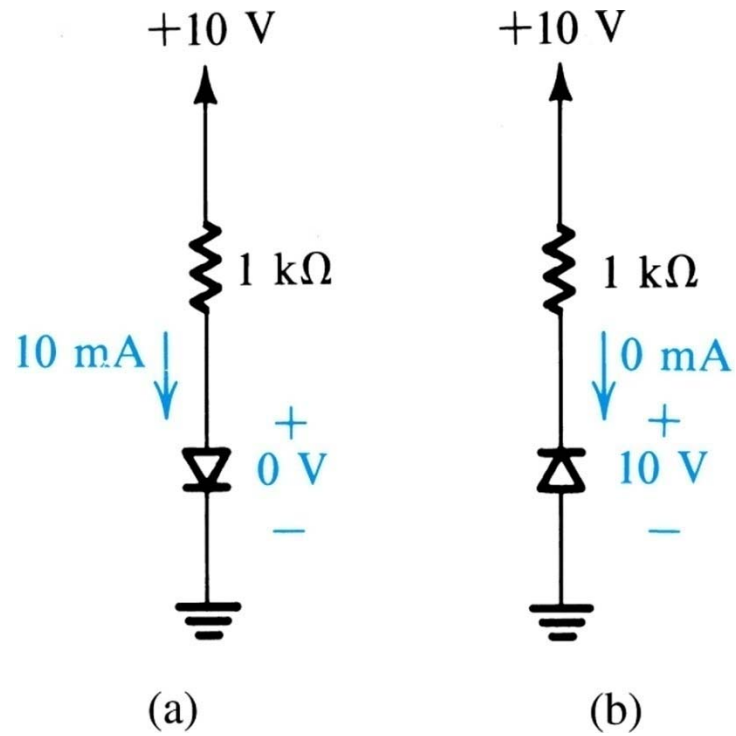
Reverse Bias



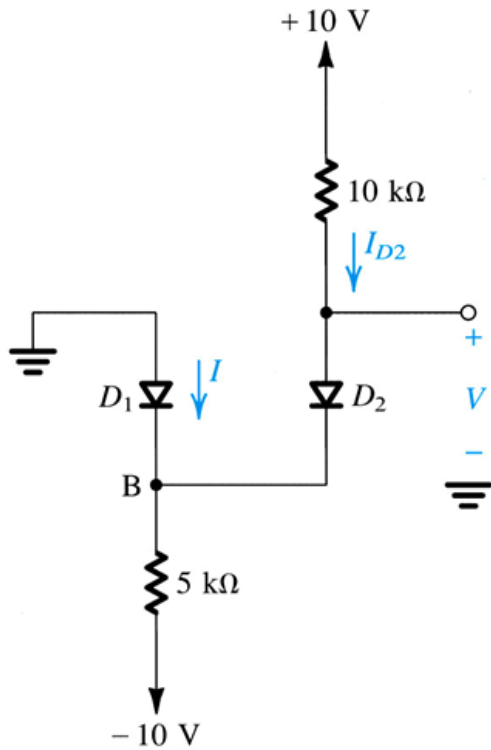
(c)

- در یک دیود ایده آل هرگاه ولتاژ دوسر دیود بخواهد از صفر ولت بیش تر شود در آن صورت دیود به صورت اتصال کوتاه عمل کرده و از آن جریان می گذرد.
- عملکرد دیود همانند لوله آبی است که اجازه عبور آب را تنها در یک جهت می دهد.

مثال 1



مثال 2



Assume : D1, D2 On

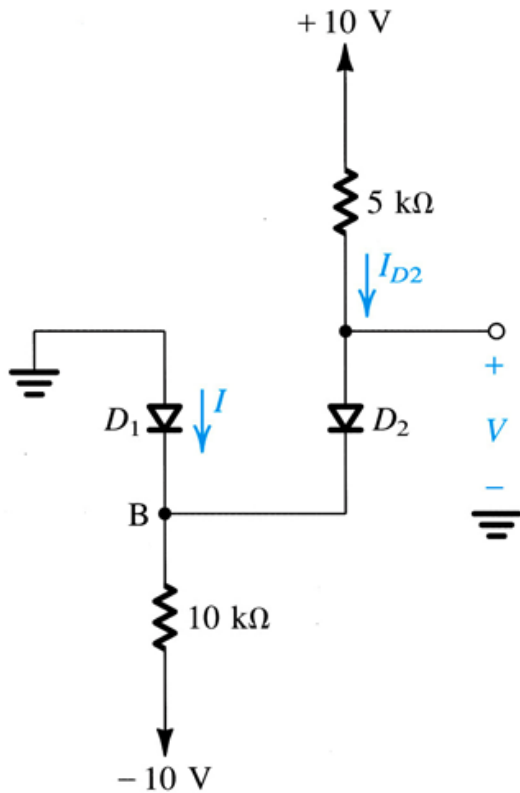
$$V = 0$$

$$I_{D2} = \frac{10 - 0}{10k} = 1mA$$

$$I + I_{D2} = \frac{0 - (-10)}{5k} = 2mA$$

$$\Rightarrow I = 1mA \quad \text{😊}$$

مثال 3



Assume : D1, D2 On

$$V = 0$$

$$I_{D2} = \frac{10 - 0}{5k} = 2mA$$

$$I + I_{D2} = \frac{0 - (-10)}{1k} = 1mA$$

$$\Rightarrow I = -1mA$$



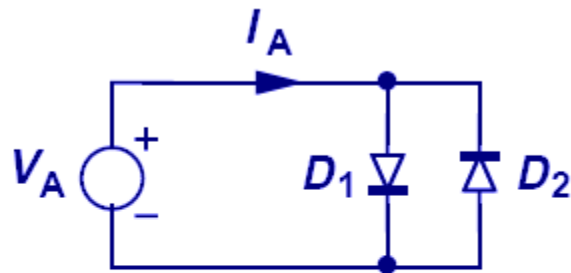
Assume : D1 : off, D2 : on

$$I_{D2} = \frac{10 - (-10)}{15k} = 1.33mA$$

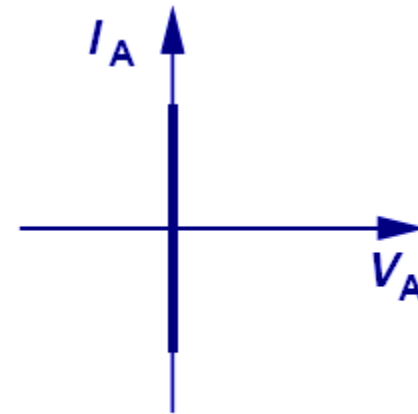
$$V = 10 - 5k \times I_{D2} = 3.35V$$

$$V_{D1} = 0 - V = -3.35 < 0$$

مشخصه جریان بر حسب ولتاژ (مثال 1)



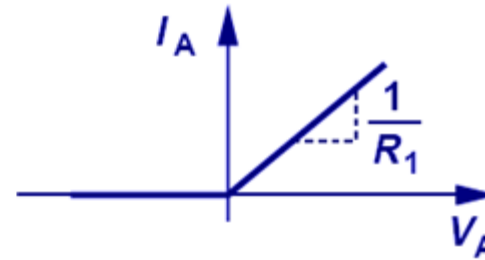
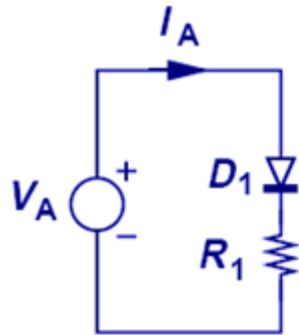
(a)



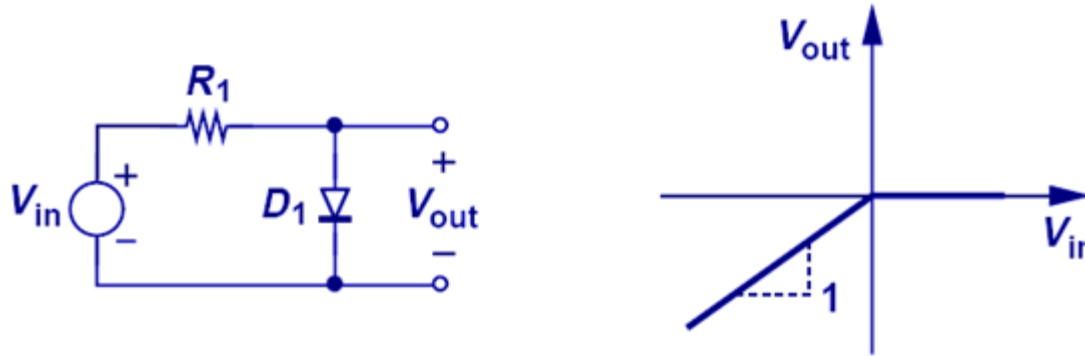
(b)

➤ اگر دو دیود به صورت موازی و در خلاف جهت یکدیگر قرار گرفته باشند، در آن صورت این مدار همواره به صورت اتصال کوتاه عمل خواهد کرد.

مشخصه جریان بر حسب ولتاژ (مثال 2)

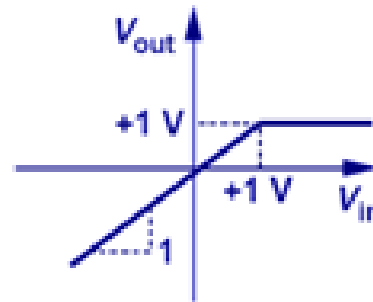
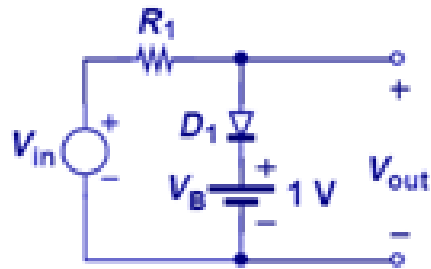


مشخصه خروجی بر حسب ورودی (مثال 1)



- When V_{in} is less than zero, the diode opens, so $V_{out} = V_{in}$.
- When V_{in} is greater than zero, the diode shorts, so $V_{out} = 0$.

مشخصه خروجی بر حسب ورودی (مثال 2)



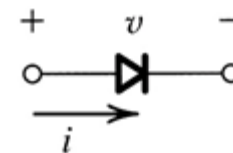
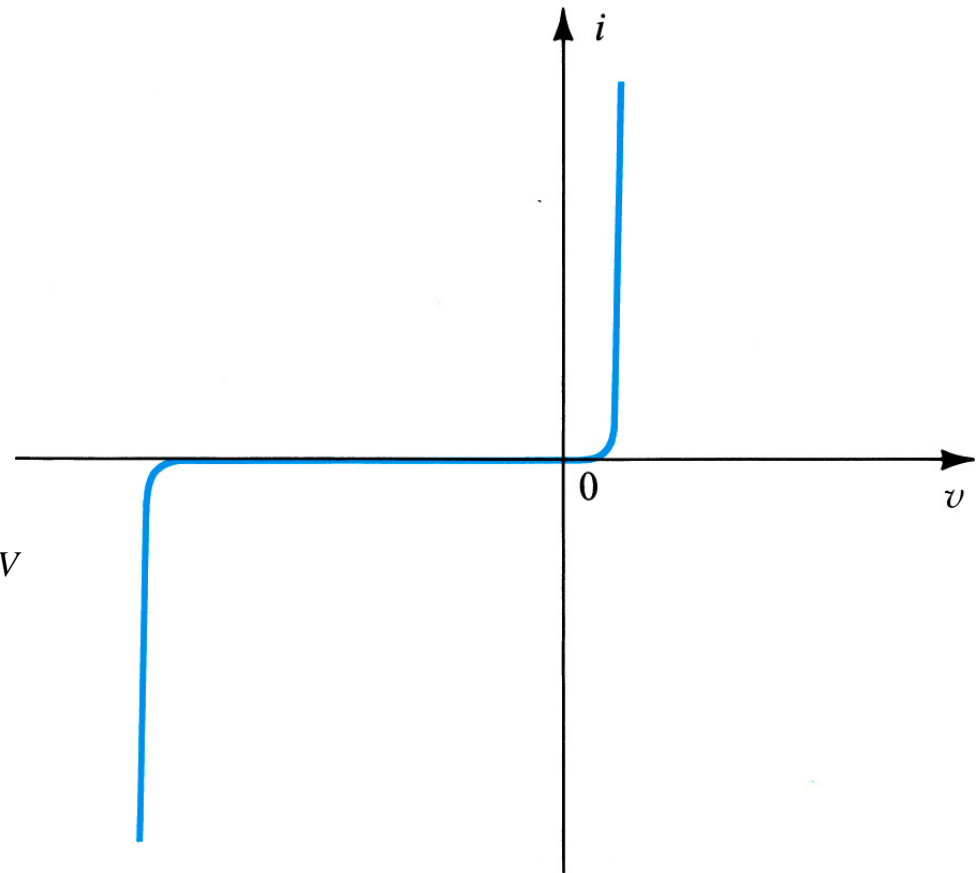
پیوند PN به عنوان دیود

$$I = I_S \left(e^{\frac{v}{nV_T}} - 1 \right)$$

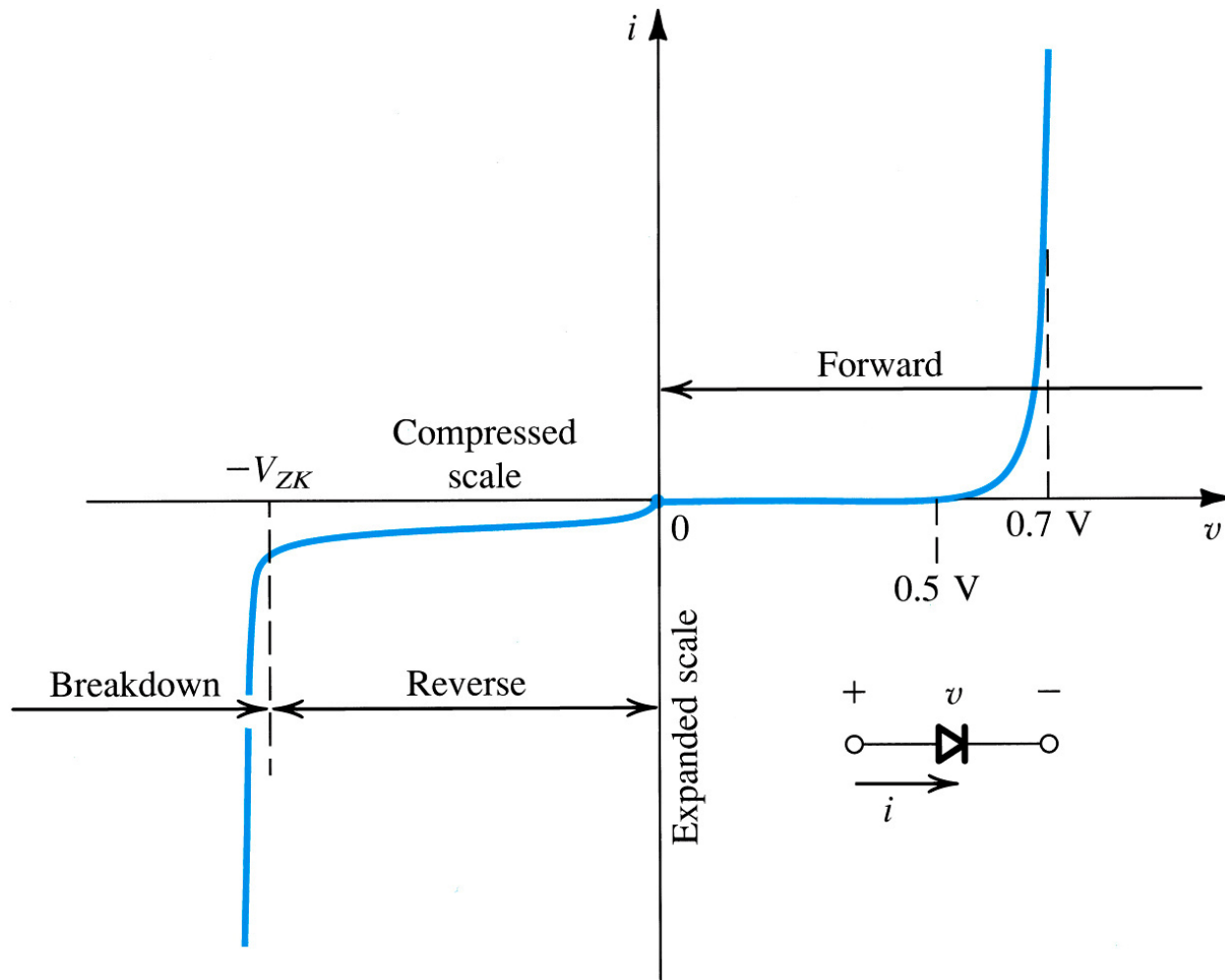
$$1 \leq n \leq 2$$

$$V_T: \text{ولتاژ حرارتی} @ T = 300 \implies V_T = \frac{kT}{q} = 26mV$$

I_S : جریان اشباع معکوس



PN Junction as a Diode



ناحيه باياس مستقيم

➤ when $v > 0$, we have:

$$I = I_S \left(e^{\frac{v}{V_T}} - 1 \right)$$

V_T : thermal voltage, $V_T = \frac{kT}{q} = 26mV$

➤ Approximated equations:

$$I \cong I_S e^{\frac{v}{V_T}} \quad \text{or} \quad V \cong V_T \ln \left(\frac{I}{I_S} \right)$$

مثال



$$\Delta V = V_2 - V_1 = ?$$

$$\left. \begin{array}{l} V_1 = V_T \ln\left(\frac{I}{I_S}\right) \\ V_2 = V_T \ln\left(\frac{10I}{I_S}\right) \end{array} \right\} \implies \Delta V = V_2 - V_1 = V_T \ln(10) = 26mV \times 2.3 = 60mV$$

بایاس مستقیم

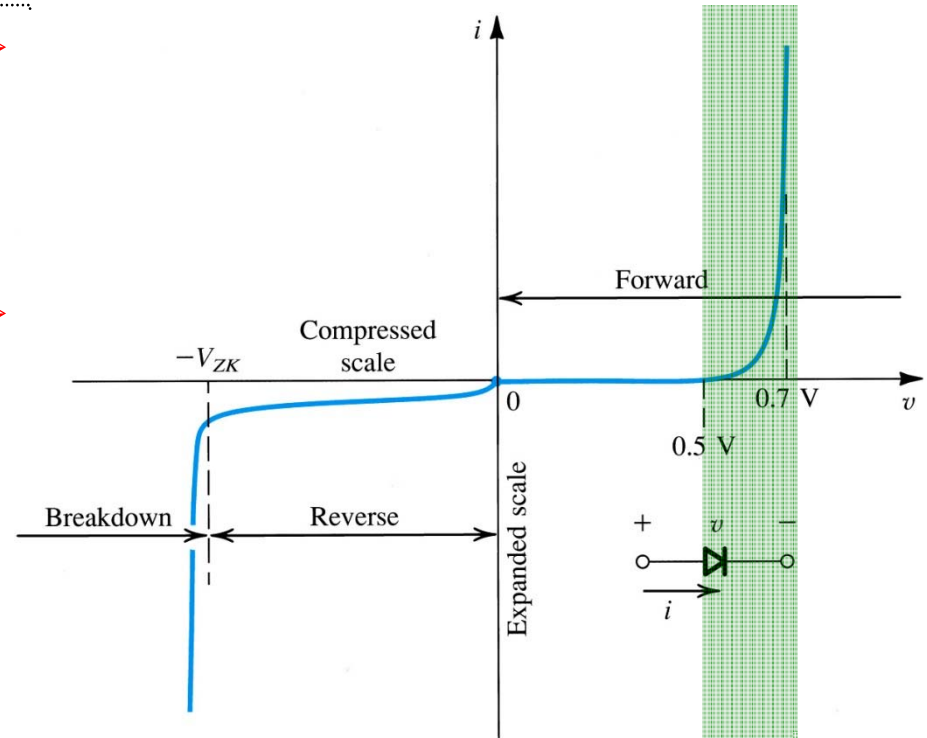
ولتاژ برش: cut-in voltage

➤ **ولتاژ برش**، ولتاژی است که به ازای ولتاژ های کمتر از آن جریان بسیار کمی از دیود در جهت مستقیم عبور می کند.

- در دیود سیلیکنی این ولتاژ حدود 0.5 V است.

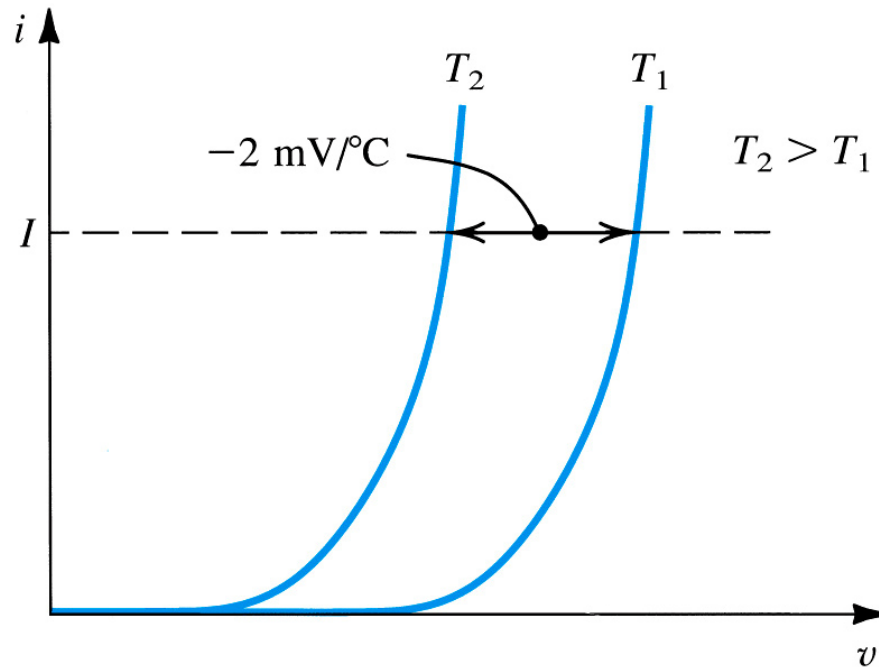
➤ **ناحیه هدایت کامل**، ناحیه ای است که در آن مقاومت دیود R_{diode} تقریباً برابر با صفر است و دیود از نظر الکتریکی رسانایی خوبی از خود نشان می دهد.

- در دیود سیلیکنی به ازای ولتاژ 0.6 V الی 0.8 V ، دیود هدایت خوبی از خود نشان می دهد.



fully conducting region

وابستگی دمایی



- به ازای یک جریان مشخص، اگر دما به اندازه 1 درجه سانتیگراد افزایش یابد در آن صورت ولتاژ دوسر دیود به اندازه 2 mV کاهش می یابد.
- به عبارت دیگر با افزایش دما، دیود زودتر روشن می شود.

ناحيه باياس معكوس

➤ when $v < 0$, we have:

$$I = I_S \left(e^{\frac{v}{V_T}} - 1 \right), \quad V_T : \text{thermal voltage}, \quad V_T = \frac{kT}{q} = 26mV$$

➤ Approximated equation:

$$I \cong -I_S \quad |V| > V_T = 26mV$$

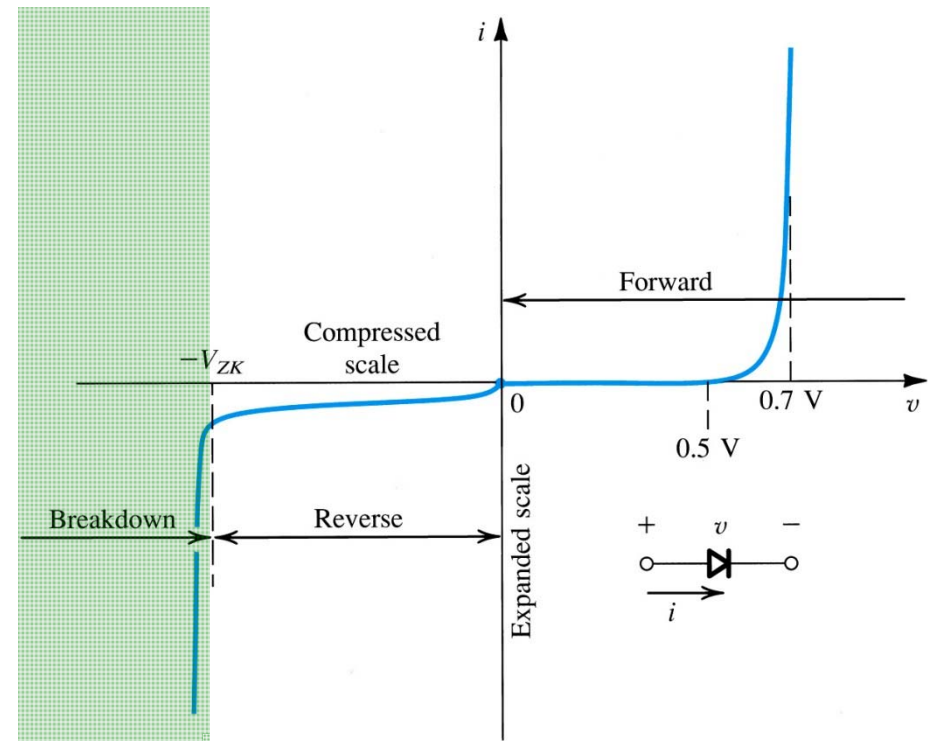
ناحیه شکست

➤ دیود وقتی وارد ناحیه شکست می شود که:

$$v < -V_{ZK}$$

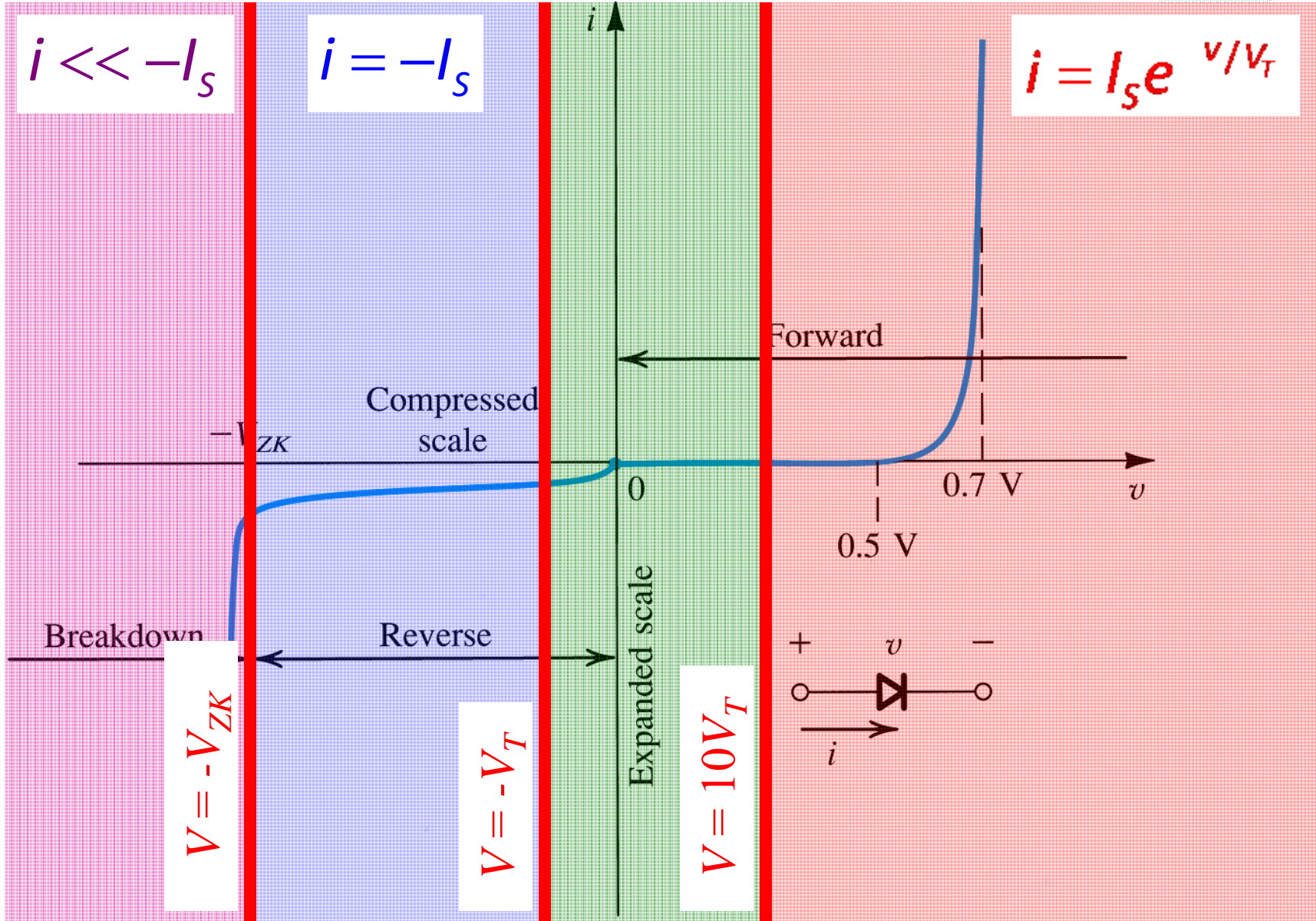
– Zener-Knee Voltage (V_{ZK})

➤ عملکرد دیود در ناحیه شکست می تواند **غیر مخرب** باشد مشروط بر اینکه جریان دیود در کنترل ما باشد.

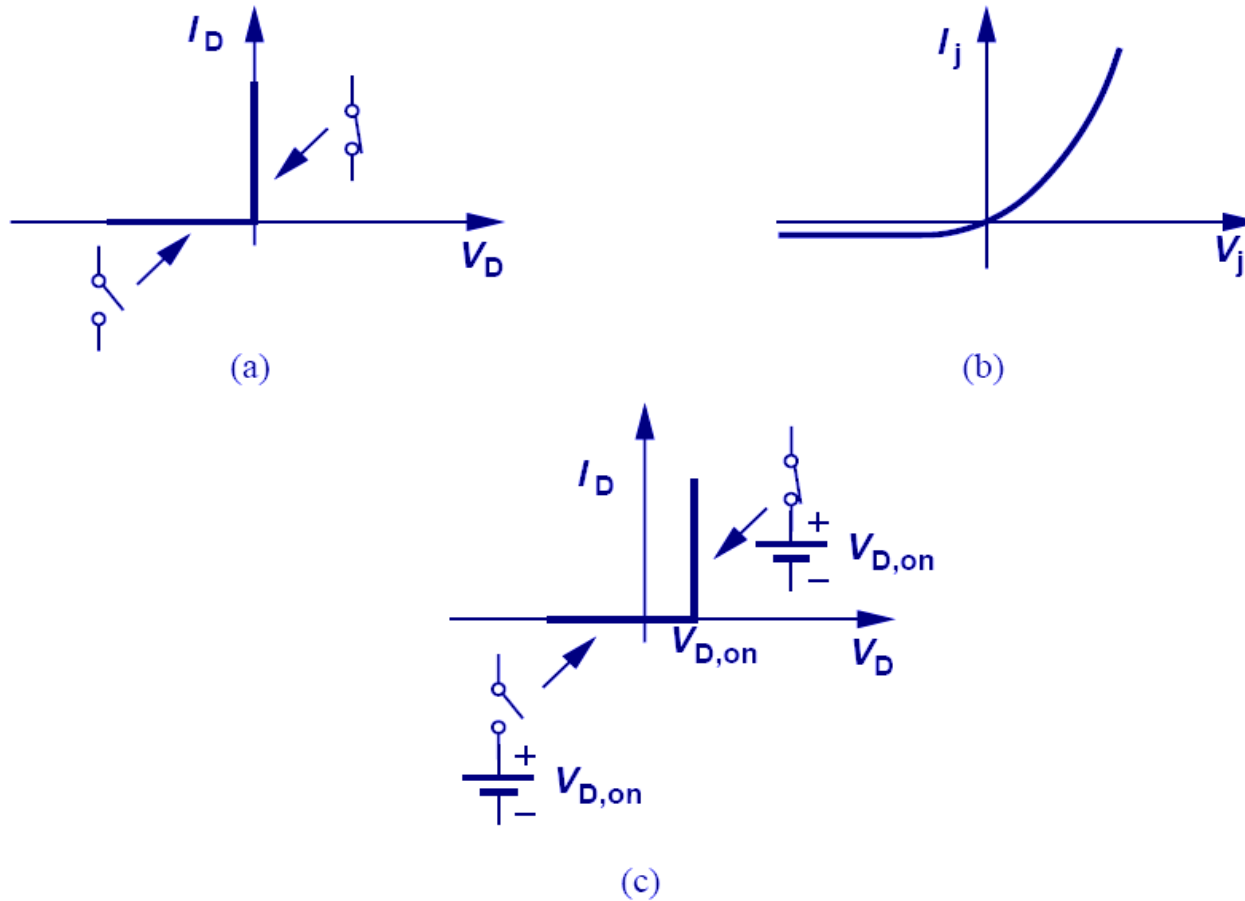


breakdown region

$$i = I_s (e^{v/V_T} - 1)$$

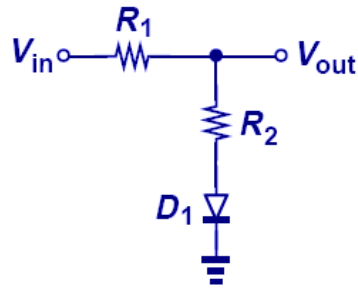


مدل های گوناگون برای دیود

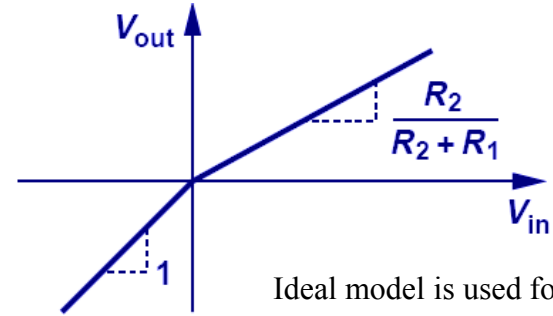


➤ تاکنون مدل دیود ایده آل مورد بررسی قرار گرفته است. علاوه بر این مدل، مدل نمایی و مدل ولتاژ-ثابت نیز برای دیود وجود دارد.

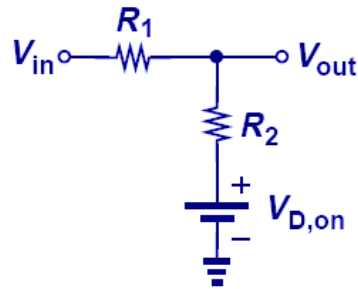
مشخصه خروجی بر حسب ورودی (مثال 1)



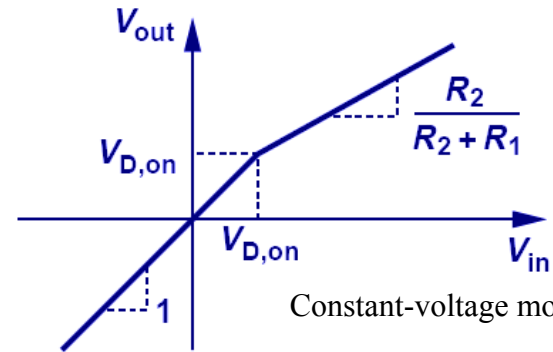
(a)



(b)



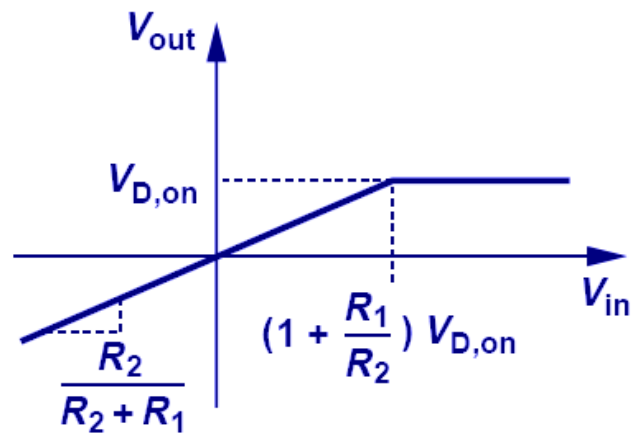
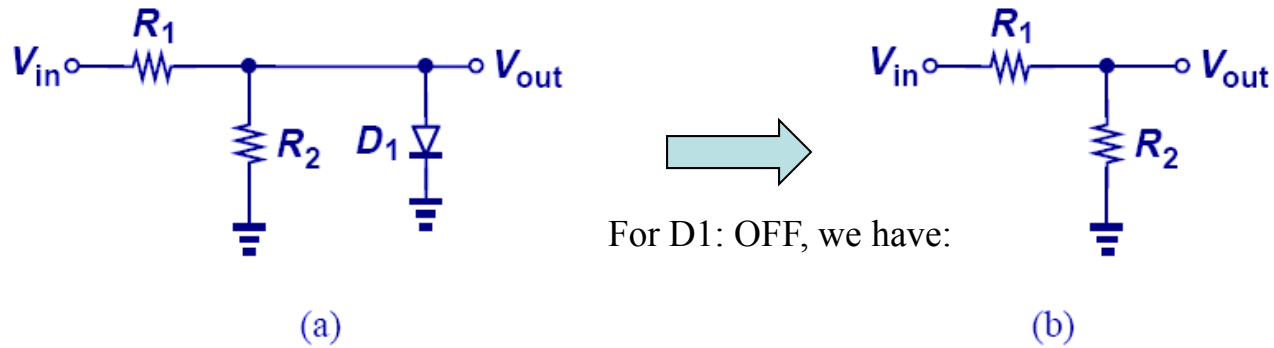
(c)



(d)

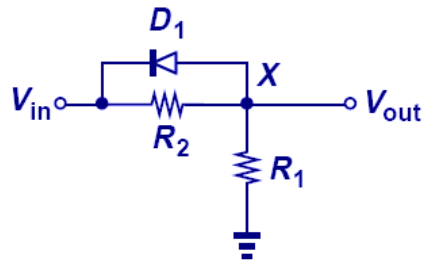
➤ مثال بالا را یک بار با مدل دیود ایده آل و بار دیگر با مدل ولتاژ ثابت حل کرده ایم. مشاهده می شود که نقطه شکست دو منحنی متفاوت است.

مشخصه خروجی بر حسب ورودی (مثال 2)



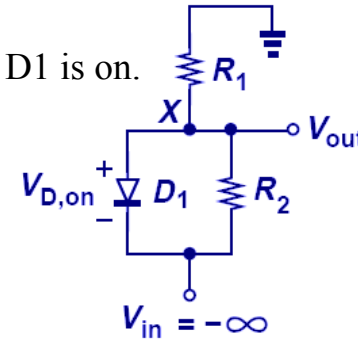
(c)

مشخصه خروجی بر حسب ورودی (مثال 3)



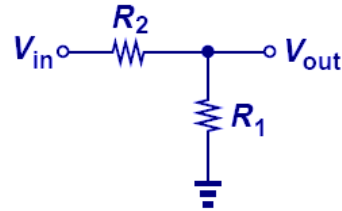
(a)

For $V_{in} = -\infty$, D_1 is on.

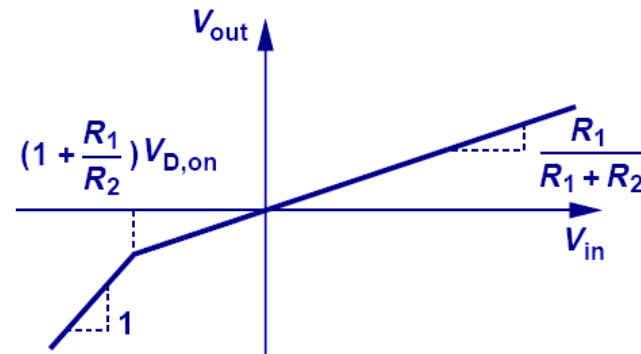


(b)

For $V_{in} = +\infty$, D_1 is off.

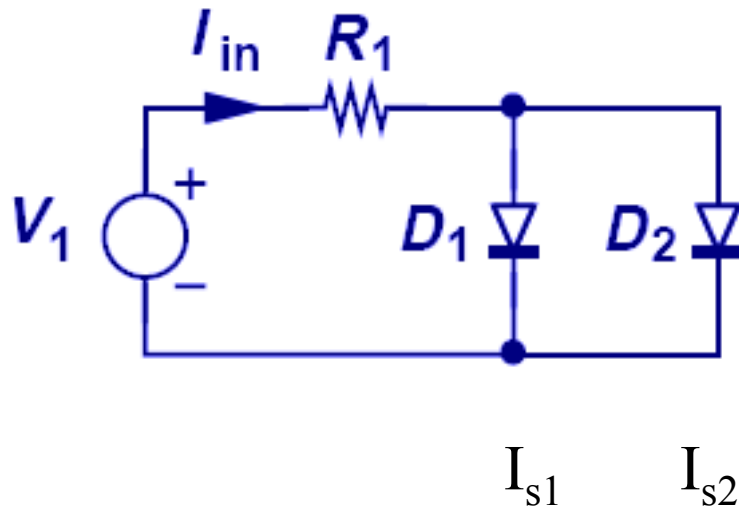


(c)



(d)

مدل نمایی

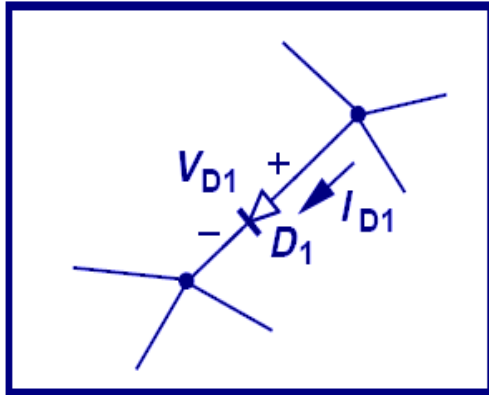


$$I_{D1} = \frac{I_{in}}{1 + \frac{I_{s2}}{I_{s1}}}$$

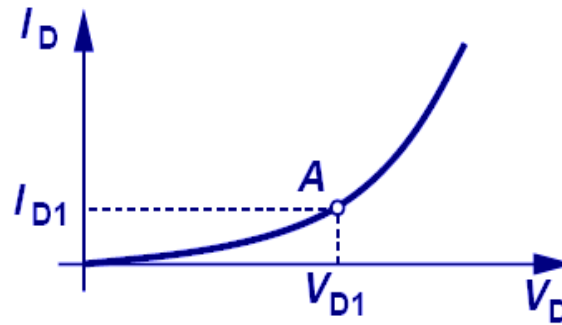
$$I_{D2} = \frac{I_{in}}{1 + \frac{I_{s1}}{I_{s2}}}$$

➤ در این مثال به دلیل متفاوت بودن جریان اشباع معکوس دیود ها، صرفا استفاده از مدل نمایی می تواند در حل مساله راه گشا باشد.

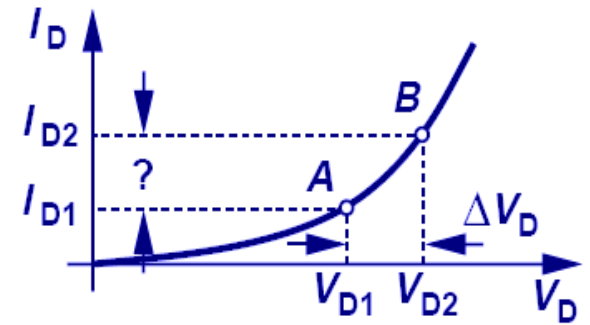
تحلیل سیگنال کوچک



(a)



(b)



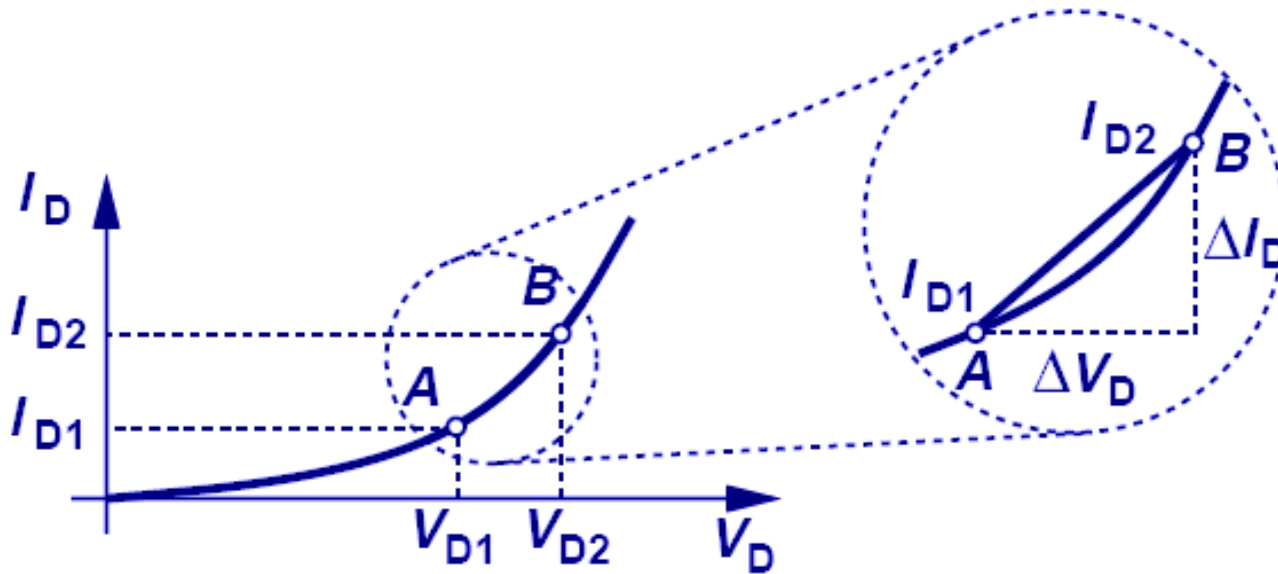
(c)

$$\Delta I_D = \frac{\Delta V}{V_T} I_{D1}$$

(این رابطه در اسلاید بعد اثبات می شود)

تحلیل سیگنال کوچک به این صورت انجام می شود که حول نقطه کار، ولتاژ دیود به اندازه جزئی تغییر می کند و به تبع آن تغییرات جریان دیود به صورت خطی و متناسب با تغییرات ولتاژ مشاهده می شود. ➤

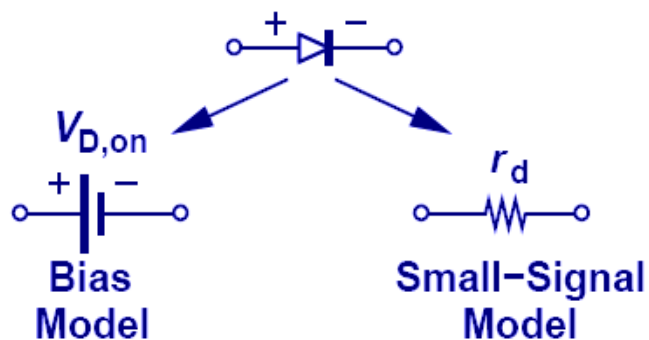
جزئیات تحلیل سیگنال کوچک



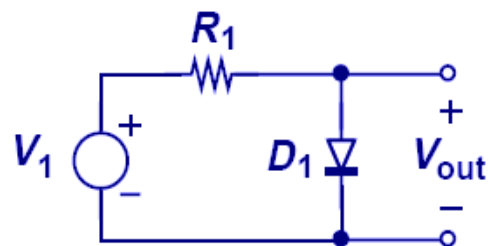
$$\begin{aligned} \frac{\Delta I_D}{\Delta V_D} &= \left. \frac{dI_D}{dV_D} \right|_{V_D=V_{D1}} \\ &= \frac{I_s}{V_T} \exp \frac{V_{D1}}{V_T} \\ &= \frac{I_{D1}}{V_T} \end{aligned}$$

➤ اگر دو نقطه از مشخصه I_V دیود به اندازه کافی به هم نزدیک باشند (مثلاً نقاط A و B)، مسیری که این دو نقطه را به هم متصل می کند همانند یک خط خواهد بود. شیب این خط بیانگر ضریب تناسب بین ΔI_D و ΔV_D است.

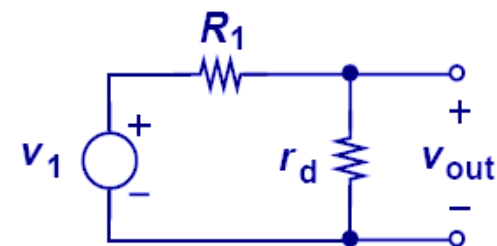
مقاومت سیگنال کوچک



(a)



(b)

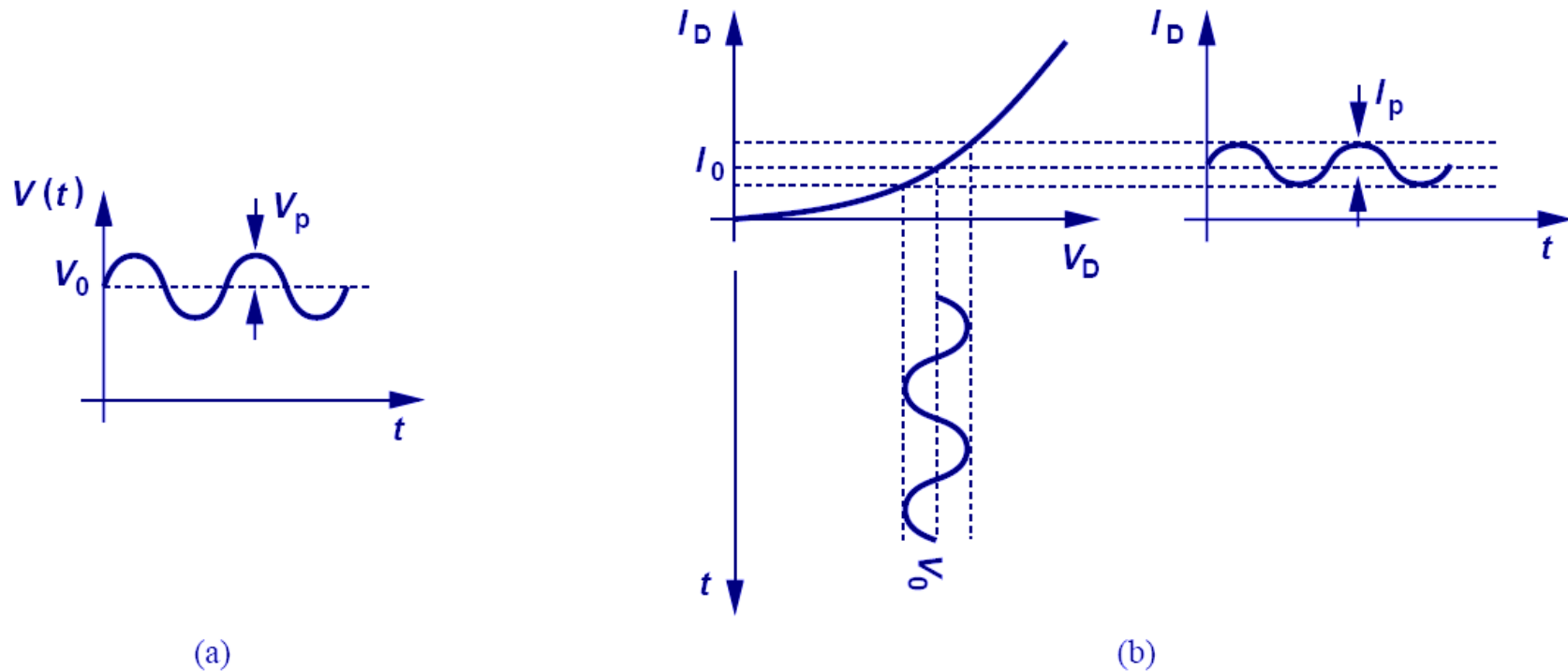


(c)

$$r_d = \frac{V_T}{I_D}$$

➤ هرگاه صرفاً علاقمند به محاسبه سیگنال های کوچک باشیم، به دلیل وجود یک رابطه خطی بین ΔV_D و ΔI_D ، در تحلیل سیگنال کوچک می توان دیود را همانند یک مقاومت خطی در نظر گرفت.

تحلیل سیگنال کوچک (ادامه)



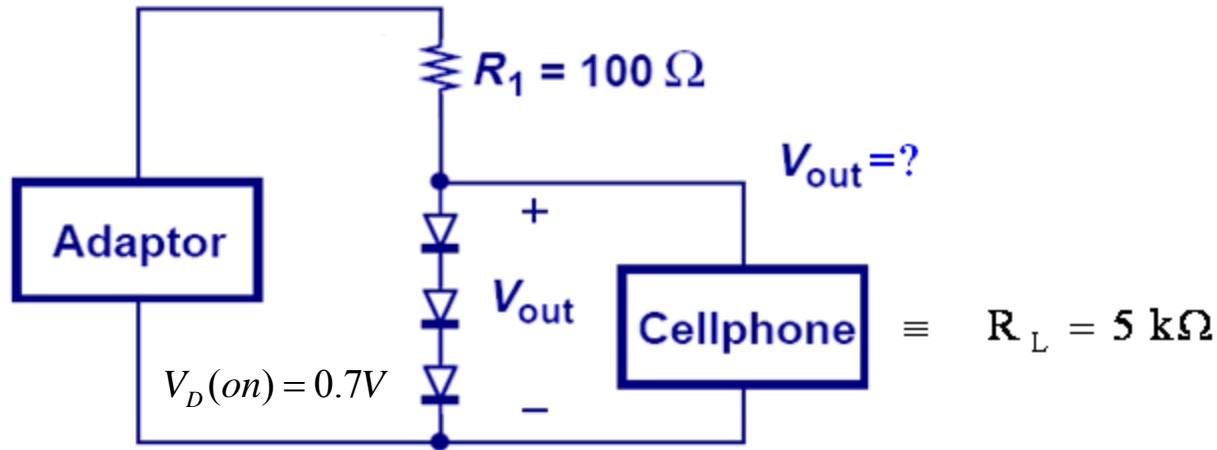
$$V(t) = V_0 + V_p \cos \omega t$$

$$I_D(t) = I_0 + I_p \cos \omega t = I_s \exp \frac{V_0}{V_T} + \frac{I_0}{V_T} V_p \cos \omega t$$

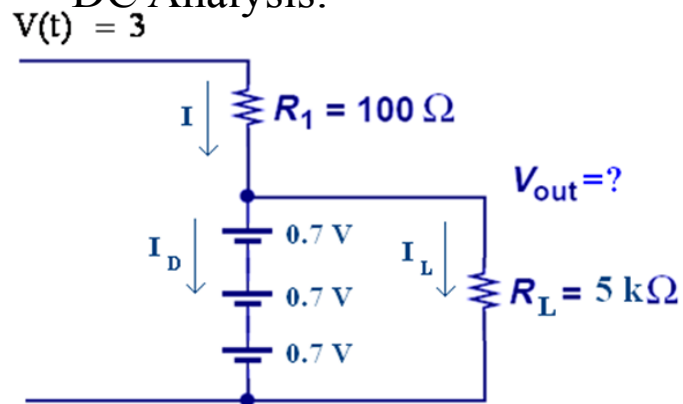
➤ اگر به دیود یک ولتاژ سینوسی با دامنه کوچک حول یک ولتاژ **dc** اعمال شود، در این صورت در خروجی نیز جریان سینوسی با دامنه کوچک حول یک جریان **dc** خواهیم داشت.

مثالی از آداپتور

$$V(t) = 3 + 0.1\cos(\omega t)$$



DC Analysis:



$$V_{out}(dc) = 2.1 \text{ V}$$

$$I = \frac{3 - 2.1}{0.1 \text{ k}} = 9 \text{ mA}$$

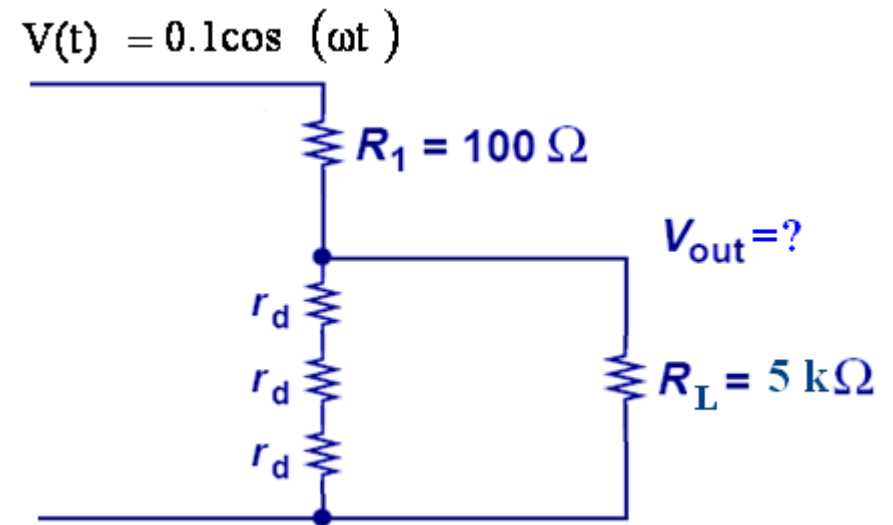
$$I_L = \frac{2.1}{5 \text{ k}} = 0.42 \text{ mA}$$

$$I_D = I - I_L = 8.58 \text{ mA} > 0$$

$$r_d = \frac{V_T}{I_D} = \frac{26 \text{ mV}}{8.58 \text{ mA}} = 3 \Omega$$

ادامه مثال قبل

AC Analysis:



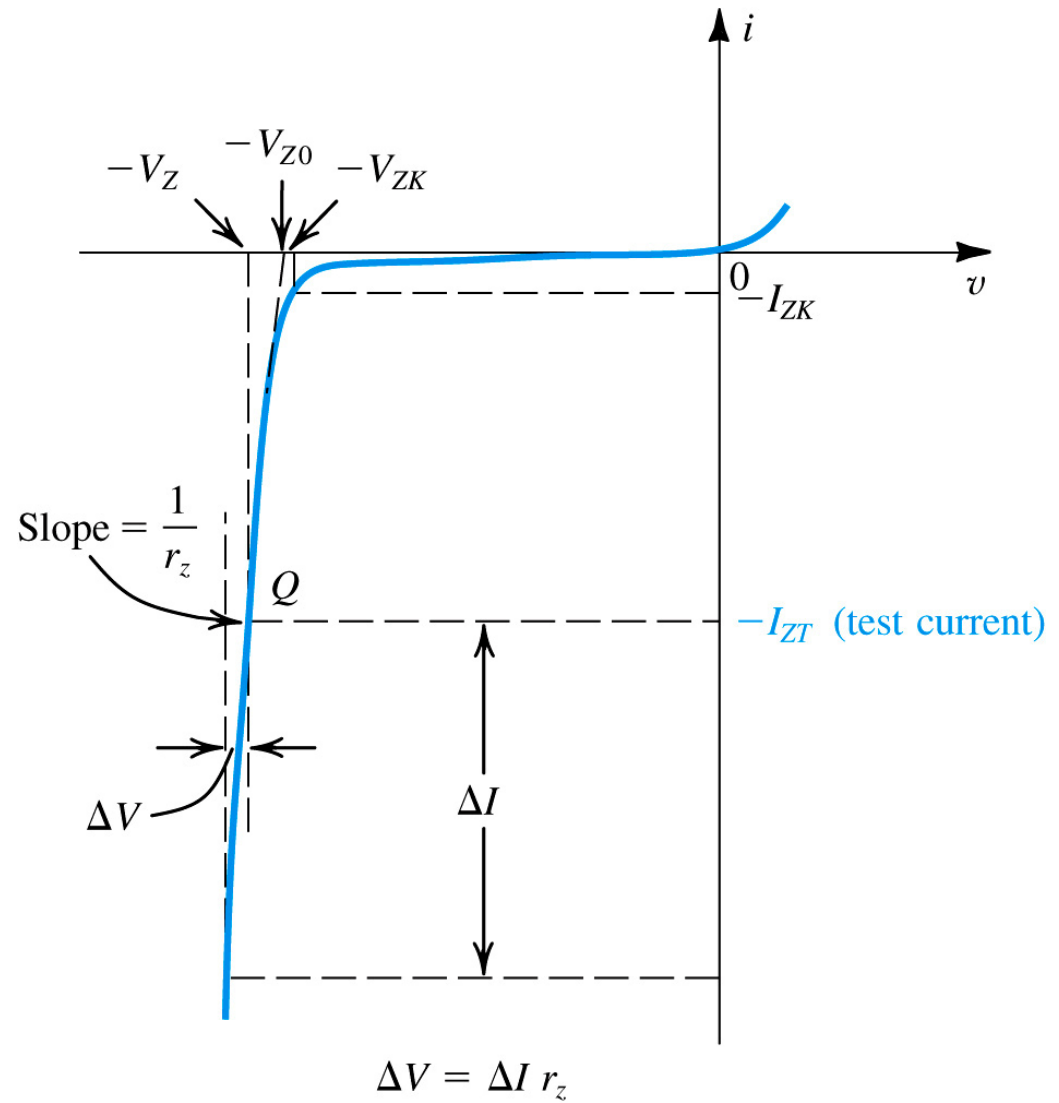
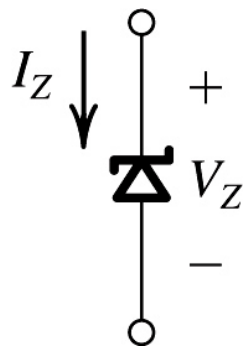
$$r_d = 3 \Omega$$

$$V_{\text{out}}(\text{ac}) = \frac{3r_d \parallel 5\text{k}}{3r_d \parallel 5\text{k} + 0.1\text{k}} \times 0.1 \sin(\omega t) \cong \frac{3r_d}{3r_d + 0.1\text{k}} \times 0.1 \sin(\omega t) = 8.3 \text{ mV} \sin(\omega t)$$

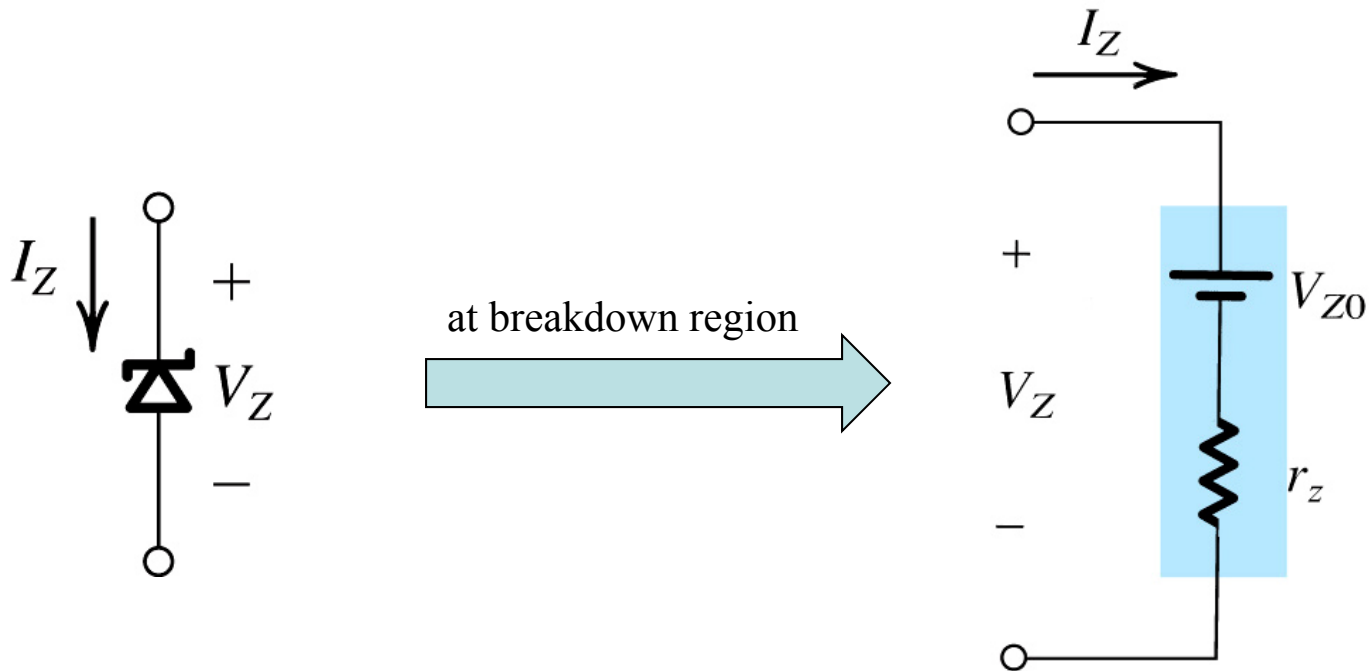
Superposition:

$$V_{\text{out}}(t) = V_{\text{out}}(\text{dc}) + V_{\text{out}}(\text{ac}) = 2.1 \text{ V} + 8.3 \text{ mV} \sin(\omega t)$$

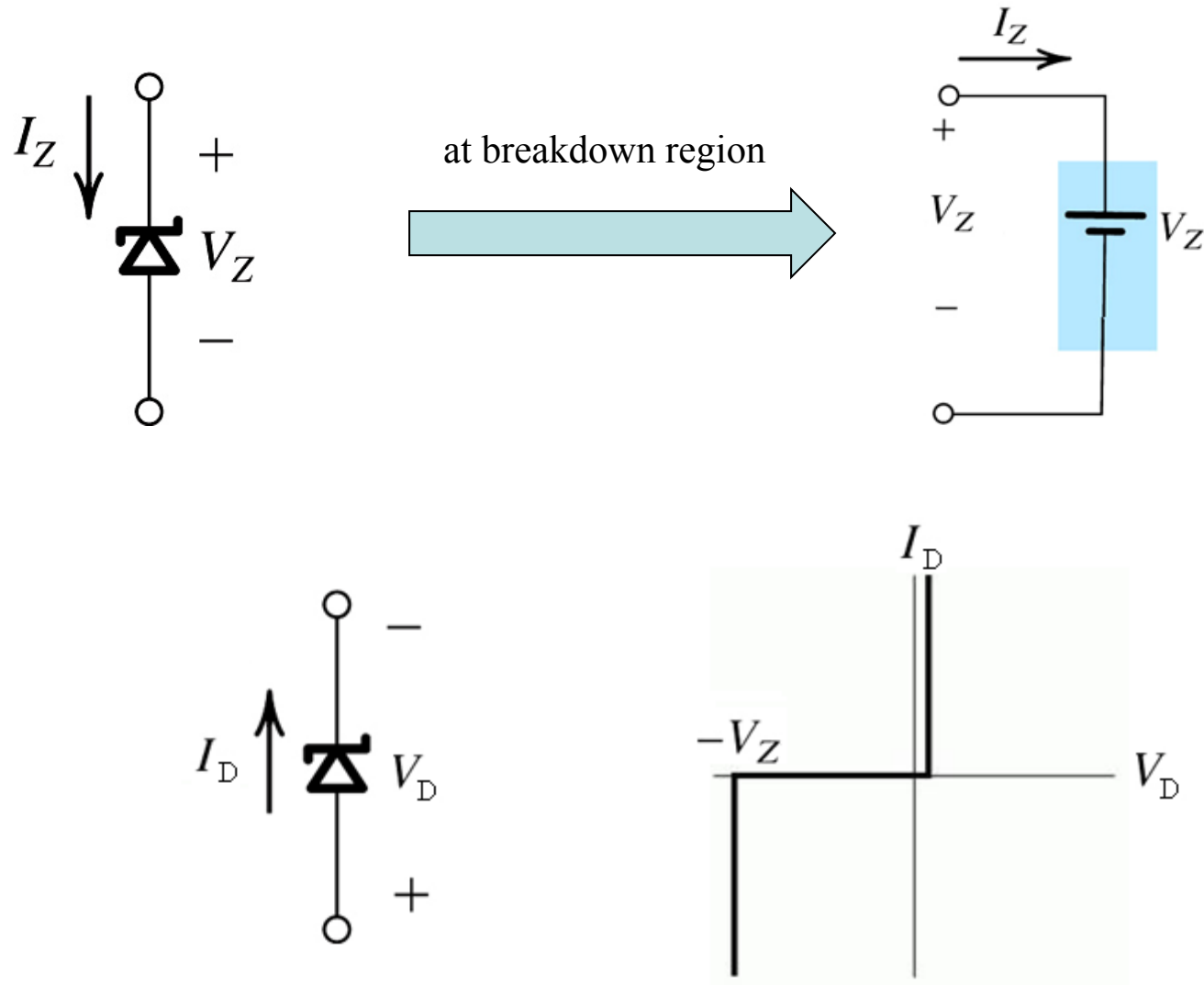
دیود زبر



مدل دیود زبر

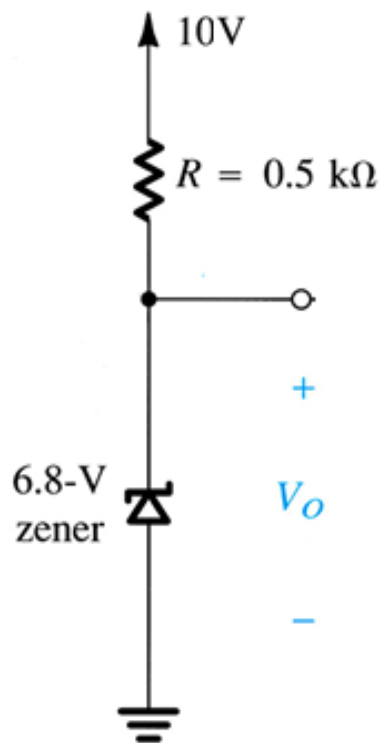


مدل ساده شده برای دیود زبر



مثال 1

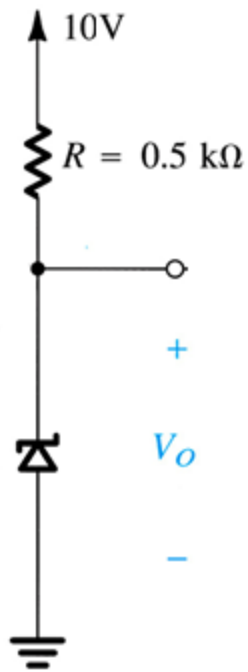
$V_o = ?$



مثال 2

We know that : $V_z = 6.8 \text{ V}$ at $I_z = 5 \text{ mA}$, $r_z = 20 \Omega$

Find V_o .

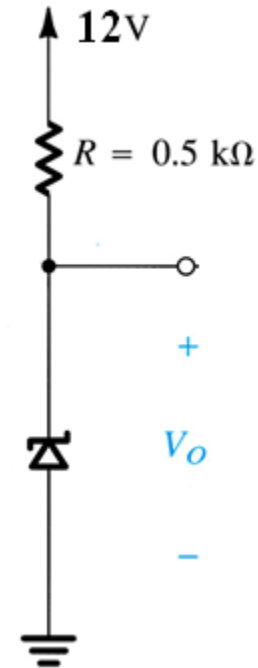


$$V_z = I_z \times r_z + V_{z0}$$

$$6.8 = 5 \text{ mA} \times 0.02 \text{ k} + V_{z0}$$

$$V_{z0} = 6.7 \text{ V}$$

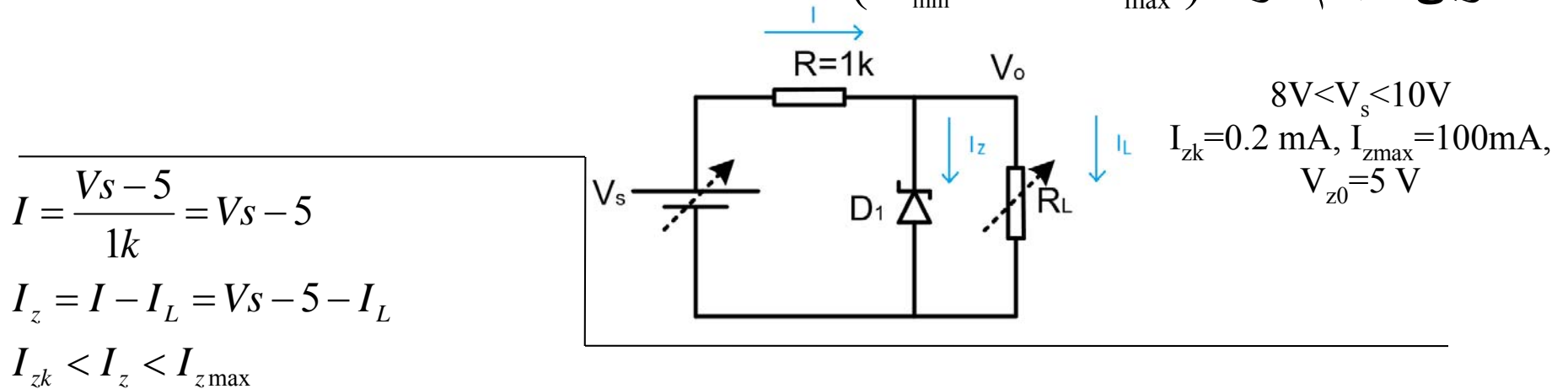
$$V_o = \frac{0.02 \text{ k}}{0.02 \text{ k} + 0.5 \text{ k}} \times 10 + \frac{0.5 \text{ k}}{0.02 \text{ k} + 0.5 \text{ k}} \times 6.7 = 6.82 \text{ V}$$



$$V_o = \frac{0.02 \text{ k}}{0.02 \text{ k} + 0.5 \text{ k}} \times 12 + \frac{0.5 \text{ k}}{0.02 \text{ k} + 0.5 \text{ k}} \times 6.7 = 6.90 \text{ V}$$

مثال 3

مقادیر $R_{L_{min}}$ و $R_{L_{max}}$ را به گونه ای تعیین کنید که تنظیم ولتاژ dc خروجی به خوبی انجام شود. ($R_{L_{min}} < R_L < R_{L_{max}}$)



$$I_{zk} < V_s - 5 - I_L \implies I_L < V_s - 5 - I_{zk} \implies \begin{cases} I_L < 2.8 \text{ mA} \\ I_L < 4.8 \text{ mA} \end{cases} \implies I_L < 2.8 \text{ mA}$$

$$V_s - 5 - I_L < I_{zmax} \implies I_L > V_s - 5 - I_{zmax} \implies \begin{cases} I_L > -97 \text{ mA} \\ I_L > -95 \text{ mA} \end{cases} \implies I_L > -95 \text{ mA}$$

$-95 \text{ mA} < I_L < 2.8 \text{ mA}$
 In practice:
 $0 < I_L < 2.8 \text{ mA}$
 $1.785k < R_L < \infty$